

通用一拖一编程器接口说明

RV1.0 修订时间 2022-08-24

编辑：周雷

审核：郭宇

1. SWD 接口 系列芯片：如 STM32F103

信号说明	GND	NIL	NIL	VOUT	NIL	NIL	NIL	NIL
引脚	1	3	5	7	9	11	13	15
引脚	2	4	6	8	10	12	14	16
信号说明	SWDIO	SWDCLK	RESET	NIL	NIL	NIL	NIL	NIL

2. SWIM 接口 For ST8 系列芯片：如 STM8S003

信号说明	GND	NIL	NIL	VOUT	NIL	NIL	NIL	NIL
引脚	1	3	5	7	9	11	13	15
引脚	2	4	6	8	10	12	14	16
信号说明	SWIM	NIL	RESET	NIL	NIL	NIL	NIL	NIL

3. I2C 接口 For I2C EEP ROM 系列芯片：如 AT24C02

信号说明	GND	A0	A1	VOUT	NIL	NIL	NIL	NIL
引脚	1	3	5	7	9	11	13	15
引脚	2	4	6	8	10	12	14	16
信号说明	SDA	SCL	WP	A2	NIL	NIL	NIL	NIL

4. SBW 接口 For MSP430 芯片

信号说明	GND	NIL	NIL	VOUT	NIL	NIL	NIL	NIL
引脚	1	3	5	7	9	11	13	15
引脚	2	4	6	8	10	12	14	16
信号说明	SBWTDIO	SBWTCLK	NIL	NIL	NIL	NIL	NIL	NIL

5. SBW 接口-DRV91680 系列芯片

信号说明	GND	NIL	NIL	VOUT	NIL	NIL	NIL	NIL
引脚	1	3	5	7	9	11	13	15
引脚	2	4	6	8	10	12	14	16
信号说明	SBWTDIO	SBWCLK	NIL	VCC	NIL	NIL	NIL	NIL

注: VCC:输出 12V

6. JTAG 接口 For MSP430 系列芯片 (如 MSP430F5418)

信号说明	GND	TDI	TMS	VDD	NIL	NIL	NIL	NIL
引脚	1	3	5	7	9	11	13	15
引脚	2	4	6	8	10	12	14	16
信号说明	TDO	TCK	RESET	TEST	NIL	NIL	NIL	NIL

注: TDO/TDI 与芯片的 TDO/TDI 一一对应

7. SPI 接口 For ATMEL (如 ATMEGA8A)

信号说明	GND	MOSI	NIL	VOUT	NIL	NIL	NIL	NIL
引脚	1	3	5	7	9	11	13	15
引脚	2	4	6	8	10	12	14	16
信号说明	MISO	SCLK	RESET	NIL	NIL	NIL	NIL	NIL

注: MISO/MOSI 与芯片的 MISO/MOSI 一一对应

8. UPDI 接口 For ATTINY-UPDI (如 ATTINY402)

信号说明	GND	NIL	NIL	VOUT	NIL	NIL	NIL	NIL
引脚	1	3	5	7	9	11	13	15
引脚	2	4	6	8	10	12	14	16
信号说明	UPDI	NIL	NIL	VPP	NIL	NIL	NIL	NIL

注: 当芯片配置里面的 RESET 被配置为非 UPDI 配置后烧录时需将烧录器的 UPDI 引脚与 VPP 短接并接到芯片的 UPDI 引脚

9. 瑞萨系列:

9.1. For RL78xx (如 R5F10268)

信号说明	GND	TOOL0	TOOL0	VOUT	NIL	NIL	NIL	NIL
引脚	1	3	5	7	9	11	13	15
引脚	2	4	6	8	10	12	14	16
信号说明	NIL	NIL	RESET	NIL	NIL	NIL	NIL	NIL

注: 编程器 Pin3、Pin5 同时接芯片 TOOL0 信号

9.2. For R8Cxx-单线接口 (如 R5F212L4)

信号说明	GND	MODE	MODE	VOUT	NIL	NIL	NIL	NIL
引脚	1	3	5	7	9	11	13	15
引脚	2	4	6	8	10	12	14	16
信号说明	NIL	NIL	RESET	NIL	NIL	NIL	NIL	NIL

注: 编程器 3、5 同时接到芯片 MODE 脚

9.3. For M16Cxx / M32Cxx -UART 接口

信号说明	GND	TXD	RXD	VOUT	NIL	NIL	NIL	NIL
引脚	1	3	5	7	9	11	13	15
引脚	2	4	6	8	10	12	14	16
信号说明	BUSY	SCLK	RESET	NIL	NIL	NIL	NIL	NIL

注: 编程器 TXD 接芯片 RXD, 编程器 RXD 接芯片 TXD, CNVSS 接 VOUT、CE 接 VOUT、EPM 接 GND

9.4. For RXxx -UART 接口

信号说明	GND	TXD	RXD	VOUT	NIL	NIL	NIL	NIL
引脚	1	3	5	7	9	11	13	15
引脚	2	4	6	8	10	12	14	16
信号说明	MDE	MD1	RESET	NIL	NIL	NIL	NIL	NIL

注: 编程器 TXD 接芯片 RXD, 编程器 RXD 接芯片 TXD

9.5. RXxx 系列 FINE 接口（如 R5F51306）

信号说明	GND	FINE	FINE	VOUT	NIL	NIL	NIL	NIL
引脚	1	3	5	7	9	11	13	15
引脚	2	4	6	8	10	12	14	16
信号说明	NIL	NIL	RESET	NIL	NIL	NIL	NIL	NIL

注：编程器 3、5 脚同时接芯片的 FINE 信号。

9.6. For 中颖电子 -JTAG 接口 (SH79Fx)

信号说明	GND	TDI	TMS	VOUT	NIL	NIL	NIL	NIL
引脚	1	3	5	7	9	11	13	15
引脚	2	4	6	8	10	12	14	16
信号说明	TDO	TCK	NIL	NIL	NIL	NIL	NIL	NIL

注：TDO/TDI 与芯片的 TDO/TDI 一一对应

9.7. For Zialog xx -SWD (Z51Fx)

信号说明	GND	NIL	NIL	VOUT	NIL	NIL	NIL	NIL
引脚	1	3	5	7	9	11	13	15
引脚	2	4	6	8	10	12	14	16
信号说明	SWDIO	SWCLK	RESET	NIL	NIL	NIL	NIL	NIL

9.8. For ABOVxx (MC96Fx)

信号说明	GND	NIL	NIL	VOUT	NIL	NIL	NIL	NIL
引脚	1	3	5	7	9	11	13	15
引脚	2	4	6	8	10	12	14	16
信号说明	SWDIO	SWCLK	RESET	NIL	NIL	NIL	NIL	NIL

9.9. For MicroChip 芯片

信号说明	GND	NIL	NIL	VOUT	NIL	NIL	NIL	NIL
引脚	1	3	5	7	9	11	13	15
引脚	2	4	6	8	10	12	14	16
信号说明	ICSPDAT	ICSPCLK	NIL	MCLR/VPP	NIL	NIL	NIL	NIL